

上海建桥学院课程教学进度计划表

一、基本信息

| | | | |
|------|---|------|--------------------|
| 课程代码 | 2050214 | 课程名称 | 计算机组成原理 |
| 课程学分 | 3.0 | 总学时 | 48 |
| 授课教师 | 范新民 | 教师邮箱 | 02018@gench.edu.cn |
| 上课班级 | 计科 B22-5 | 上课教室 | 三教: 112、信息: 315(双) |
| 答疑时间 | 时间: 周四: 3-4 节、周三: 1-2 节 地点: 7 号楼 231 电话: 58139437 | | |
| 主要教材 | 《计算机组成原理》谭志虎, 人民邮电出版社, 2021.3 | | |
| 参考资料 | 《计算机组成原理》(第 5 版) 白中英主编 科学出版社 2013.3 | | |

二、课程教学进度

| 周次 | 教学内容 | 教学方式 | 作业 |
|-----|---|--------|---------------------|
| 1-1 | 课程介绍, 考核方式。 冯诺依曼结构计算机工作原理 计算机系统的层次结构 计算机系统性能评价 | 讲课 | 第一章网上作业 1.5、1.6、 |
| 2-1 | Proteus 应用 | 讲课、实验 | |
| 2-2 | 机器数与真值 定点表示与浮点表示 课堂练习 字符及汉字编码 | 讲课 | 2.4、2.5 |
| 3-1 | 数据信息的校验 奇偶校验码 CRC 校验码 | 讲课 | 2.14、2.18 |
| 4-1 | CRC 码生成电路验证 | 讲课、实验 | 第二章网上作业 |
| 4-2 | 定点数的加、减法运算 定点数的加、减法电路的实现 | 讲课、习题 | 3.3、3.4 |
| 5-1 | 浮点数的运算 存储系统概述 | 讲课, 习题 | 第三章网上作业 |

注: 课程教学进度计划表电子版公布在本学院课程网站上, 并发送到教务处存档。

| | | | |
|------|--|-------|------------------------------|
| | 存储系统层次结构 | | |
| 6-1 | CRC 码编码、译码电路的设计 | 讲课、实验 | |
| 6-2 | 主存储器 主存储器与 CPU 的连接 习题讲解 | 讲课 | 4.4、4.5 |
| 7-1 | 多体交叉存储器 高速缓冲存储器 | 讲课 | 4.11、补充习题、第四章网上作业 |
| 8-1 | 补码加减电路的设计 (1) | 讲课、实验 | |
| 8-2 | 第四章习题课 | 讲课 | |
| 9-1 | 指令系统概述及指令格式 指令的寻址方式 | 讲课 | |
| 10-1 | 补码加减电路的设计 (2) | 实验 | 实验报告 |
| 10-2 | 操作数的寻址方式 指令的格式设置 习题讲解 | 讲课、习题 | |
| 11-1 | MIPS 指令 中央处理器概述 指令周期 | 讲课 | 5.4、5.5、5.7、5.8、5.9, 第五章网上作业 |
| 12-1 | 八位算术逻辑运算实验 | 实验 | 实验报告 |
| 12-2 | 数据通路及指令操作流程 单总线 CPU 结构指令流程的分析 | 讲课、习题 | |
| 13-1 | 硬布线控制器的设计 微程序控制器组成原理 微指令的格式 | 讲课 | |
| 14-1 | 静态随机存取存储器实验 | 实验 | 实验报告 |
| 14-2 | 微程序设计 输入输出设备与特性 I/O 接口 程序控制方式 | 讲课 | 6.4、6.20, 第六章网上作业 |
| 15-1 | 程序查询方式 程序中断方式 DMA 方式 | 讲课 | 9.4、9.6、补充习题 第七章网上作业 |
| 16-1 | 数据通路实验 | 实验 | 实验报告 |

注：课程教学进度计划表电子版公布在本学院课程网站上，并发送到教务处存档。

| | | | |
|------|-----|-------|--|
| 16-2 | 总复习 | 讲课、习题 | |
|------|-----|-------|--|

三、评价方式以及在总评成绩中的比例

| 总评构成(1+X) | 评价方式 | 占比 |
|-----------|-------------------|-----|
| 1 | 期末笔试测验(全部课程内容) | 50% |
| X1 | 课内实验(操作70%+报告30%) | 20% |
| X2 | 作业、课堂展示 | 20% |
| X3 | 出勤率 | 10% |

任课教师： 范新民

系主任审核： 王瑞

日期： 2023.9.10